



## AVVISO DI VACANZA INSEGNAMENTI

Si avvisa che il Dipartimento di Ingegneria Elettronica intende attribuire **mediante affidamento interno** (a titolo gratuito) il seguente insegnamento vacante per l'a.a. 2015-2016:

INSEGNAMENTO	CORSO DI LAUREA IN	SSD	CFU totali	CFU da affidare	ORE frontali
COMUNICAZIONI ELETTRICHE	Ingegneria di Internet	ING-INF/03	9	3	30

e relativo al Corso di Laurea in Ingegneria di Internet, afferente al Dipartimento di Ingegneria Elettronica.

Al fine della compilazione puntuale del piano didattico per le schede SUA CdS- AVA si rende necessario attivare procedure di pubblicità semplificata della vacanza dei corsi di insegnamento (art. 7 del Regolamento per il conferimento degli incarichi di insegnamento).

Possono partecipare alla selezione di cui al presente avviso, soggetti interni all'Università di Roma "Tor Vergata", appartenenti al medesimo settore scientifico-disciplinare o a settore affine e in particolare:

- professori di ruolo di I e II fascia;
- ricercatori a tempo indeterminato;
- ricercatori a tempo determinato;
- tecnici laureati in possesso dei requisiti di cui all'art. 50 del D.P.R. 382/1980, anche se maturati successivamente all'1.8.1980;
- altre figure assimilate (assistenti del ruolo ad esaurimento; lettori di madre lingua straniera di cui all'art. 28 del D.P. R. 382/80 e collaboratori ed esperti linguistici di cui alla Legge 236/1995).

Il Docente interessato ad assumere l'incarico dovrà comunicare la propria disponibilità, entro e non oltre le ore **12:00 di mercoledì 17 febbraio 2016**, con una e-mail alla Segreteria Didattica ([musetti@ing.uniroma2.it](mailto:musetti@ing.uniroma2.it)), allegando il modulo di richiesta debitamente compilato e firmato.

Si ricorda che ai sensi dell'art. 7 del Regolamento di Ateneo per il conferimento degli incarichi di insegnamento ai docenti esterni al Dipartimento di Ingegneria Elettronica, è necessario presentare la richiesta di nulla-osta al Dipartimento di appartenenza.

Roma, 05 Febbraio 2016

Il Direttore del Dipartimento di  
Ingegneria Elettronica

Prof. Ernesto Limiti

DIPARTIMENTO DI INGEGNERIA ELETTRONICA  
PROT. 398 POS. 111/2  
DATA 05-02-2016