



# Dipartimento di Ingegneria Elettronica

## AVVISO VACANZA INSEGNAMENTI

### DIPARTIMENTO DI INGEGNERIA ELETTRONICA

Il Consiglio di Dipartimento di Ingegneria Elettronica convocato e riunitosi il giorno 03/03/2016, relativamente all'affidamento degli insegnamenti per l'A.A. 2016-17, tenuto conto delle scadenze dettate dalla compilazione delle schede SUA-CdS -AVA, delibera il seguente avviso.

Si avvisa che il Dipartimento di Ingegneria Elettronica intende attribuire mediante **affidamento interno gratuito** gli insegnamenti vacanti per l'a.a. 2016-2017, **come da lista allegata** al presente avviso, relativi ai seguenti corsi di studio afferenti al Dipartimento di Ingegneria Elettronica.

- Corso di Laurea in Ingegneria Elettronica
- Corso di Laurea Magistrale in Ingegneria Elettronica
- Corso di Laurea in Ingegneria di Internet
- Corso di Laurea Magistrale in ICT and Internet Engineering

Università "Tor Vergata"  
URM2 - DNP - Perienze  
Tel./Cl. VII/4  
Prof. 001048/2016  
Data: ROMA 31/03/2016

Al fine della compilazione puntuale del piano didattico per le schede SUA CdS - AVA si rende necessario attivare procedure di pubblicità semplificata della vacanza dei corsi di insegnamento (art. 7 del Regolamento per il conferimento degli incarichi di insegnamento).

Possono partecipare alla selezione di cui al presente avviso, **soggetti interni all'Università di Roma Tor Vergata**, appartenenti al medesimo settore scientifico-disciplinare o a settore affine e in particolare:

- professori di ruolo di I e II fascia;
- ricercatori a tempo indeterminato; ricercatori a tempo determinato;
- tecnici laureati in possesso dei requisiti di cui all'art. 50 del D.P.R. 382/1980, anche se maturati successivamente all'1.8.1980;
- altre figure assimilate (assistenti del ruolo ad esaurimento; lettori di madre lingua straniera di cui all'art. 28 del D.P. R. 382/80 e collaboratori ed esperti linguistici di cui alla Legge 236/1995).

Il Docente interessato ad assumere l'incarico dovrà comunicare la propria disponibilità, entro e non oltre le **ore 11,00 del 7 aprile 2016**, con una e-mail alla Segreteria Didattica ([musetti@ing.uniroma2.it](mailto:musetti@ing.uniroma2.it)), allegando il modulo di richiesta debitamente compilato e firmato.

Si ricorda che ai sensi dell'art. 7 del Regolamento di Ateneo per il conferimento degli incarichi di insegnamento ai docenti esterni al Dipartimento di Ingegneria Elettronica, è necessario presentare la richiesta di nulla-osta al Dipartimento di appartenenza.

Roma, 31 marzo 2016

Il Direttore  
del Dipartimento di Ingegneria Elettronica  
Prof. Ernesto Limiti

**ELENCO AFFIDAMENTI INTERNI AL DIPARTIMENTO DI INGEGNERIA ELETTRONICA  
A.A. 2016 - 2017**

**LAUREA IN INGEGNERIA DI INTERNET**

<b>Tipologia conferim.</b>	<b>retribuito gratuito</b>	<b>Insegnamento</b>	<b>S.S.D.</b>	<b>CFU</b>	<b>ORE</b>
affidamento	gratuito	Comunicazioni Elettriche	ING-INF/03	3 di 9	30
affidamento	gratuito	Fondamenti di Informatica	ING-INF/05	9	90
affidamento	gratuito	Laboratorio di Configurazione e Gestione di Reti Locali	ING-INF/03	6	60
affidamento	gratuito	Modelli e Linguaggi di Simulazione	ING-INF/05	6	60
affidamento	gratuito	Optoelettronica per le Telecomunicazioni	ING-INF/01	6	60
affidamento	gratuito	Programmazione Web	ING-INF/05	6	60
affidamento	gratuito	Programmazione Java per Dispositivi Mobili	ING-INF/03	6	60
affidamento	gratuito	Teoria dei Fenomeni Aleatori ed Analisi dei Dati (mod.A)	ING-INF/03	6 di 9	60
affidamento	gratuito	Tecnologie per le Comunicazioni in Fibra Ottica	ING-INF/01	6	60

**LAUREA MAGISTRALE ICT AND INTERNET ENGINEERING**

<b>Tipologia conferim.</b>	<b>retribuito gratuito</b>	<b>Insegnamento</b>	<b>S.S.D.</b>	<b>CFU</b>	<b>ORE</b>
affidamento	gratuito	Digital Communications	ING-INF/03	6	60
affidamento	gratuito	Database	ING-INF/05	6	60
affidamento	gratuito	Information Theory and Data Mining	ING-INF/03	6	60
affidamento	gratuito	ICT Infrastructures and Applications	ING-INF/03	6	60
affidamento	gratuito	Internet Services Performance	ING-INF/05	9	90
affidamento	gratuito	Multimedia Processing and Communication (mod. 1)	ING-INF/03	3 di 6	30
affidamento	gratuito	Multimedia Processing and Communication (mod. 2)	ING-INF/03	3 di 6	30
affidamento	gratuito	Network Regulations and Economics	ING-INF/03	6	60
affidamento	gratuito	Radar Systems	ING-INF/03	6	60
affidamento	gratuito	Radio Location and Navigation Systems	ING-INF/03	9	90

## LAUREA IN INGEGNERIA ELETTRONICA

Tipologia conferim.	retribuito gratuito	Insegnamento	S.S.D.	CFU	ORE
affidamento	gratuito	Elettronica Analogica	ING-INF/01	3 di 12	30
affidamento	gratuito	Elettronica Digitale	ING-INF/01	6 di 12	60
affidamento	gratuito	Fisica generale II	FIS/03	9	90
affidamento	gratuito	Laboratorio di Elettronica Analogica	ING-INF/01	6	60
affidamento	gratuito	Chimica	CHIM/07	6	60

## LAUREA MAGISTRALE IN INGEGNERIA ELETTRONICA

Tipologia conferim.	retribuito gratuito	Insegnamento	S.S.D.	CFU	ORE
affidamento	gratuito	Elettronica di Alta Frequenza 1	ING-INF/01	3 di 9	30
affidamento	gratuito	Simulazione Numerica	ING-INF/01	6	60
affidamento	gratuito	Tecnologie circuitali per il suono	ING-IND/31	6	60
affidamento	gratuito	Laboratorio di Dispositivi e Sistemi per l'Energia e l'Efficienza Energetica	ING-INF/01	6 di 12	60
affidamento	gratuito	Elettronica di Interfaccia e Circuiti Integrati Analogici	ING-INF/01	6	60
affidamento	gratuito	Elaborazione di Immagini	ING-INF/07	6	60
affidamento	gratuito	Ambient Assisted Living	ING-INF/01	6	60
affidamento	gratuito	Circuiti ed Algoritmi per il trattamento di Segnali Multimediali e Biosegnali	ING-IND/31	6	60
affidamento	gratuito	Circuiti Distribuiti per Alta Frequenza	ING-INF/01	3 di 9	30
affidamento	gratuito	Sistemi di Misura ad Alta Frequenza	ING-INF/01	3 di 6	30
affidamento	gratuito	Sistemi di Misura ad Alta Frequenza	ING-INF/01	3 di 6	30