



Università "Tor Vergata"
URM2 - DIP - Partenza
TIL/Cl.: VII/4
Prot:0001772/2016
Data: ROMA 30/05/2016

AVVISO INTERNO PER IL CONFERIMENTO UN INCARICO AGGIUNTIVO GENERICO PER LE ATTIVITA' DI COMUNE INTERESSE DEL DIPARTIMENTO DI INGEGNERIA ELETTRONICA

In applicazione della circolare del Direttore Generale in materia di conferimento degli incarichi da parte di questa amministrazione al proprio personale tecnico-amministrativo e bibliotecario del 18/09/2014 Prot. 0025221/2014, si rende noto che il Dipartimento di Ingegneria Elettronica intende conferire un incarico aggiuntivo generico altamente specializzato le cui caratteristiche sono di seguito specificate:

RICHIEDENTE L'INCARICO:

Prof. Gaspare Galati

ATTIVITA':

Ideazione, sviluppo e implementazione di un fascicolo illustrativo delle attività di didattica e di ricerca del Dipartimento per la diffusione esterna dei risultati ottenuti

AMBITO NEL QUALE SI SVOLGE L'ATTIVITÀ:

Attività di comune interesse del Dipartimento di Ing. Elettronica

PERIODO:

Dal 15/06/2016 al 15/11/2016

REQUISITI RICHIESTI:

- a) la conoscenza dei moderni strumenti per la composizione di documenti di alta qualità contenenti testo, grafici ed immagini fotografiche, tra i quali Corel Draw, Photoshop, Adobat Composer, Word avanzato;
- b) la conoscenza dei data base: MySQL, Firebird SQL e simili;
- c) la capacità di relazionarsi efficacemente con tutti i membri del Dipartimento di Elettronica per ottenere in modo rapido e preciso le informazioni necessaria alla stesura del documento;
- d) la conoscenza delle principali applicazioni su Web;
- e) una documentata esperienza nella composizione e sviluppo editoriale di prodotti di qualità come libri di testo, brochure, opuscoli e simili.

L'importo dell'incarico ammonta a euro 25.000,00 lordi.

PUBBLICAZIONE ED ADESIONE:

Il presente avviso è pubblicato sul sito internet del Dipartimento di Ingegneria Elettronica

(<http://www.eln.uniroma2.it/category/bandi-e-concorsi/>) in data 30/05/2016

La domanda, debitamente firmata, dovrà pervenire entro il termine perentorio delle ore 12:00 del 09/06/2016 al servizio protocollo del Dipartimento di Ingegneria Elettronica dell'Università degli Studi di Roma Tor Vergata, in via del Politecnico, 1 00133 – Roma.

Alla domanda i candidati dovranno allegare:

1. Curriculum Vitae, datato, firmato e autocertificato, da cui risultino i requisiti richiesti;
2. Eventuale documentazione attestante l'esperienza richiesta.

La domanda dovrà pervenire all'Ufficio protocollo esclusivamente a mezzo consegna diretta (recando all'esterno, oltre all'intestazione del mittente, le indicazioni relative all'oggetto della selezione) o a mezzo PEC personale e non istituzionale con documentazione firmata in formato PDF.

Il Direttore del Dipartimento, Prof. Ernesto Limiti, sceglierà il candidato che più si avvicini al profilo richiesto.

Roma, 27/05/2016

IL DIRETTORE

Prof. Ernesto Limiti

