



AVVISO VACANZA INSEGNAMENTO

DIPARTIMENTO DI INGEGNERIA ELETTRONICA

Il Consiglio di Dipartimento di Ingegneria Elettronica convocato e riunitosi il giorno 10 gennaio 2017, relativamente agli affidamenti di insegnamenti per l'A.A. 2016-17, tenuto conto della scadenza dettata dall'approssimarsi del secondo semestre, delibera il seguente

AVVISO

Il Dipartimento di Ingegneria Elettronica intende attribuire mediante **affidamento interno a titolo gratuito** l'insegnamento

Fundamentals of Radiolocation, 9 cfu, 90 ore, ING-INF/03

relativo al Corso di Laurea Magistrale in ICT and Internet Engineering, afferente al Dipartimento di Ingegneria Elettronica, rimasto vacante per l'a.a. 2016-2017 per quiescenza del docente titolare.

Visti i tempi ristretti, dovuti all'approssimarsi dell'inizio del secondo semestre, si rende necessario attivare la procedura di pubblicità semplificata della vacanza del suddetto insegnamento (art. 7 del Regolamento per il conferimento degli incarichi di insegnamento).

Possono partecipare alla selezione di cui al presente avviso, **soggetti interni all'Università di Roma Tor Vergata**, appartenenti al medesimo settore scientifico-disciplinare o a settore affine e, in particolare:

- professori di ruolo di I e II fascia;
- ricercatori a tempo indeterminato; ricercatori a tempo determinato;
- tecnici laureati in possesso dei requisiti di cui all'art. 50 del D.P.R. 382/1980, anche se maturati successivamente all'1.8.1980;
- altre figure assimilate (assistenti del ruolo ad esaurimento; lettori di madre lingua straniera di cui all'art. 28 del D.P. R. 382/80 e collaboratori ed esperti linguistici di cui alla Legge 236/1995).

Il Docente interessato ad assumere l'incarico dovrà comunicare la propria disponibilità, entro e non oltre le **ore 12,00 di lunedì 23 gennaio 2017**, con una e-mail alla Segreteria Didattica (musetti@ing.uniroma2.it), allegando il modulo di richiesta debitamente compilato e firmato.

Roma, 12 gennaio 2017

Il Direttore
del Dipartimento di Ingegneria Elettronica
Prof. Ernesto Limiti

DIPARTIMENTO DI INGEGNERIA ELETTRONICA
PROT. 48 POS. VII/4
DATA 12/01/2017