

AVVISO VACANZA INSEGNAMENTO
DIPARTIMENTO DI INGEGNERIA ELETTRONICA

Visto il D.P.R. 11 luglio 1980 n. 382 e in particolare l'Art. 50;
 Vista la Legge 19 novembre 1980 n. 341 e in particolare l'Art. 16;
 Vista la Legge 24 dicembre 1993 n. 537 e in particolare l'Art. 5;
 Visto il D.L. 21 aprile 1995 n. 120, convertito con Legge 21 giugno 1995 n. 236, Artt. 4 e 11-quater;
 Vista la Legge 14 gennaio 1999 n. 4 e in particolare il co. 10 (penultimo periodo) dell'Art. 1;
 Vista la Legge 19 ottobre 1999 n. 370 e in particolare il co. 10 dell'Art. 8;
 Vista la Legge 18 giugno 2009 n. 69 e in particolare l'Art. 32, relativo all'assolvimento, a decorrere dal 1° gennaio 2010, degli obblighi di pubblicità legale mediante pubblicazione sui siti informatici;
 Vista la Legge 30 dicembre 2010 n. 240 recante "norma in materia di organizzazione delle Università, di personale accademico e reclutamento, nonché delega al Governo per incentivare la qualità e l'efficienza del sistema universitario" e in particolare gli Artt. 6 co. 4 e 23;
 Visto il Regolamento per il conferimento degli incarichi di insegnamento dell'Università degli Studi di Roma "Tor Vergata", emanato con decreto rettorale nr. 1700/2017 /approvato dal CdA il 27 giugno e dal SA il 18 luglio 2017;
 Visto il Decreto Legge n. 5 del 9 febbraio 2012 in vigore dal 13 febbraio 2012, recante "Disposizioni urgenti in materia di semplificazione e di sviluppo" e in particolare, in materia di Università, l'art. 49 di modificazione dell'art. 23 della Legge 240/2010 co.1;
 Vista la richiesta del Coordinatore del Corso di Studi in Ingegneria di Internet;
 Vista la delibera del Consiglio di Dipartimento del 6 febbraio 2020;
Considerata la necessità di avviare con urgenza la procedura selettiva;
 Il Direttore del Dipartimento di Ingegneria Elettronica

Università "Tor Vergata"
URM2 - DIP - Partenza
Tit./Cl.: VII/4
Prot:0000554/2020
Data: ROMA 12/02/2020

AVVISA

Art. 1

Oggetto e finalità

Che il Dipartimento di Ingegneria Elettronica intende attribuire mediante **affidamento interno a titolo gratuito**, per l'**A.A. 2019/2020**, il seguente incarico di insegnamento:

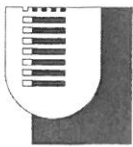
Tipologia di conferimento	Insegnamento	S.S.D.	Corso di Studi	CFU totali	CFU da affidare	ORE frontali	Anno	Semestre
Affidamento a titolo gratuito	Laboratorio di Configurazione e Gestione di Reti Locali (6 CFU – 60 ore)	ING-INF/03	L Ingegneria di Internet	6	40	4	III	2°

Art. 2

Requisiti di ammissione

Possono partecipare alla selezione di cui al presente avviso, soggetti interni all'Università degli Studi di Roma "Tor Vergata", appartenenti al medesimo settore scientifico-disciplinare o a settore affine, e in particolare:

- Professori di ruoli di I e II fascia;
- Ricercatori di ruolo e a tempo determinato;
- Assistenti del ruolo ad esaurimento;
- Tecnici laureati in possesso dei requisiti di cui all'art. 50 del D.P.R. 382/1980, anche se maturati successivamente al giorno 01/08/1980;
- Il personale di cui all'Art. 6 co. 5 del D.lgs 502/1992;



- Lettori di madre lingua straniera di cui all'art. 28 del D.P.R. 382/1980 e collaboratori ed esperti linguistici di cui alla Legge 236/1995.

Art. 3

Modalità di presentazione della domanda

La domanda di partecipazione alla selezione deve essere indirizzata al Direttore del Dipartimento di Ingegneria Elettronica, Via del Politecnico, 1 – 00133 Roma e deve pervenire a mezzo **raccomandata con avviso di ricevimento** entro il **7° giorno successivo alla data di pubblicazione del presente avviso (21 febbraio 2020)**.

La domanda può essere anche consegnata a mano presso il suddetto indirizzo (**stanza BT-01a**), oppure pervenire a mezzo **fax** al numero **06 7259 7562**, o anche inviata al seguente indirizzo di **posta elettronica**: rosanna.gervasio@uniroma2.it

I richiedenti dovranno indicare nella domanda (Allegato A) i seguenti dati:

- Cognome e nome;
- Luogo e data di nascita;
- Qualifica, Settore Scientifico-Disciplinare e sede universitaria presso la quale si presta servizio;

Alla domanda dovranno inoltre essere allegati:

- Copia di un documento di riconoscimento in corso di validità;
- Nulla osta (o copia della relativa richiesta) rilasciato dal dipartimento o altra Struttura scientifica o dall'Università di appartenenza. In assenza di tale nulla osta, l'incarico non potrà considerarsi validamente conferito.

Art. 4

Titoli valutabili da allegare alla domanda

- Curriculum Vitae;
- Elenco titoli (accademici, scientifici e professionali) e pubblicazioni;
- Qualunque documentazione si ritenga utile ai fini della valutazione.

La documentazione comprovante i titoli posseduti può essere prodotta in fotocopia unitamente ad una autodichiarazione attestante la conformità della stessa all'originale.

Art. 5

Conferimento incarico

Al vincitore della selezione, il cui nominativo sarà pubblicato sul sito del Dipartimento, sarà conferito l'incarico d'insegnamento con delibera del consiglio stesso.

Roma, 12 febbraio 2020



Il Direttore
del Dipartimento di Ingegneria Elettronica
Prof. Ernesto Limiti