



Dipartimento di Ingegneria Elettronica

AVVISO VACANZA INSEGNAMENTO DIPARTIMENTO DI INGEGNERIA ELETTRONICA

Il Direttore del Dipartimento di Ingegneria Elettronica,

- Visto** il D.P.R. 11 luglio 1980 n. 382 e in particolare l'Art. 50;
Vista la Legge 19 novembre 1990 n. 341 e in particolare l'Art. 16;
Vista la Legge 24 dicembre 1993 n. 537 e in particolare l'Art. 5;
Visto il Decreto Legge 21 aprile 1995 n. 120, convertito con Legge 21 giugno 1995 n. 236, articoli 4 e 11-quater;
Vista la Legge 14 gennaio 1999 n. 4 e in particolare il co. 10 (penultimo periodo) dell'Art.1;
Vista la Legge 19 ottobre 1999 n. 370 e in particolare il c. 10 dell'Art. 8;
Vista la Legge 18 giugno 2009 n. 69e in particolare l'Art. 32, relativo all'assolvimento, a decorrere dal 1° gennaio 2010, degli obblighi di pubblicità legale mediante pubblicazione sui siti informatici;
Vista la Legge 30 dicembre 2010 n. 240 recante "Norme in materia di organizzazione delle Università, di personale accademico e di reclutamento, nonché delega al Governo per incentivare la qualità e l'efficienza del sistema universitario" e in particolare gli articoli 6 co. 4 e 23;
Visto il Regolamento per il conferimento degli incarichi di insegnamento dell'Università degli Studi di Roma "Tor Vergata", emanato con decreto rettorale nr. 1700/2017 /approvato dal CdA il 27 giugno e dal SA il 18 luglio 2017 ed emanato con decreto rettorale n. 315 del giorno 11/02/2021;
Visto il Decreto Legge n. 5 del 9 febbraio 2012 in vigore dal 13 febbraio 2012, recante "Disposizioni urgenti in materia di semplificazione e di sviluppo" e in particolare, in materia di Università, l'art. 49 di modificazione dell'art. 23 della Legge 240/2010 co.1;
Vista la richiesta del Coordinatore del Corso di Studi in Ingegneria Elettronica;
Vista la delibera del Consiglio di Dipartimento del 2 febbraio 2022;

AVVISA

ART.1 Oggetto e finalità

Che è indetta una procedura di selezione pubblica per titoli per il conferimento di due incarichi d'insegnamento per l'anno accademico **2021/2022**, da svolgersi presso la Macro-area di Ingegneria, mediante la stipula di un **contratto di diritto privato a titolo oneroso**:

ANNO ACCADEMICO	INSEGNAMENTO	SSD	CFU	ORE	TIPOLOGIA CONTRATTO	ANNO	SEM.	CORSO DI STUDIO	IMPORTO LORDO	TOTALE SPESA
2021/2022	Misure Elettriche 1	ING-INF/07	6 CFU	60	Contratto di diritto privato a titolo oneroso	3°	2°	L - Ingegneria Elettronica	1.500 €	2.055 €

ANNO ACCADEMICO	INSEGNAMENTO	SSD	CFU	ORE	TIPOLOGIA CONTRATTO	ANNO	SEM.	CORSO DI STUDIO	IMPORTO LORDO	TOTALE SPESA
2021/2022	Misure sui Segnali	ING-INF/07	6 CFU	60	Contratto di diritto privato a titolo oneroso	3°	2°	L – Ingegneria Elettronica	1.500 €	2.055 €

Dall'importo lordo di € 1.500 per il suddetto corso verranno detratte le ritenute poste dalla normativa vigente a carico del vincitore della sezione.

Art. 2 Requisiti di ammissione

Ai sensi di quanto disposto dall'Articolo 23 della Legge 240/2010, comma 1, così come modificato dall'Articolo 49 del D.L. 05/2012, possono partecipare alla selezione pubblica di cui al presente avviso:

- esperti di alta qualificazione in possesso di un significativo curriculum scientifico o professionale;
- Professori di ruoli di I e II fascia;
- Ricercatori di ruolo e a tempo determinato;
- Assistenti del ruolo ad esaurimento;
- Tecnici laureati in possesso dei requisiti di cui all'art. 50 del D.P.R. 382/1980, anche se maturati successivamente al giorno 01/08/1980;
- Il personale di cui all'Art. 6 co. 5 del D. Lgs. 502/1992;
- Lettori di madre lingua straniera di cui all'art. 28 del D.P.R. 382/1980 e collaboratori ed esperti linguistici di cui alla Legge 236/1995.

Non possono partecipare alla selezione soggetti che abbiano un grado di parentela o di affinità, fino al quarto grado compreso, con un professore appartenente al Dipartimento o alla Struttura che effettua la chiamata ovvero con il Rettore, il Direttore generale o un componente del Consiglio di Amministrazione dell'Ateneo.

ART.3 Modalità di presentazione della domanda

La domanda di partecipazione alla selezione deve essere indirizzata al Direttore del Dipartimento di Ingegneria Elettronica – Università degli Studi di Roma "Tor Vergata" Via del Politecnico, 1, 00133 Roma – e deve pervenire a mezzo raccomandata con avviso di ricevimento entro il 7° giorno successivo (termine presentazione delle domande **3 marzo 2022**) alla data di pubblicazione del presente avviso.

La domanda può essere consegnata anche a mano presso il suddetto indirizzo, oppure pervenire a mezzo fax al numero +39 06 7259 7562 o anche inviata al seguente indirizzo di posta elettronica:

rosanna.gervasio@uniroma2.it

I richiedenti dovranno obbligatoriamente completare la dichiarazione sostitutiva dell'atto di notorietà (allegato A al bando) e dovranno indicare nella domanda (allegato B al bando) i seguenti dati, allegando una copia di un documento di riconoscimento in corso di validità:

1. cognome e nome;
2. luogo e data di nascita;
3. codice fiscale;
4. cittadinanza posseduta;
5. la residenza anagrafica e il domicilio a cui potranno essere inviate eventuali comunicazioni, recapito telefonico e indirizzo e-mail;
6. qualifica, settore scientifico-disciplinare e sede universitaria presso la quale si presta servizio;
7. altri incarichi di docenza presso questo o altri Atenei;
8. ogni altro elemento ritenuto utile al fine di una eventuale comparazione tra più aspiranti.

Alla domanda dovranno inoltre essere allegati:

- copia di un documento di identità;
- nulla osta o copia della relativa richiesta rilasciato dal dipartimento o altra struttura scientifica o dall'Università di appartenenza. In assenza di tale nulla osta l'incarico non potrà considerarsi validamente conferito.

ART.4 Titoli valutabili da allegare alla domanda:

- curriculum vitae;
- elenco titoli (accademici, scientifici e professionali) e pubblicazioni;
- qualunque documentazione gli interessati riterranno utile ai fini della valutazione.

La documentazione comprovante i titoli posseduti può essere prodotta in fotocopia, unitamente ad una dichiarazione (allegato A) attestante la conformità della stessa all'originale.

ART.5 Conferimento incarico

Al vincitore della selezione, il cui nominativo sarà pubblicato sul sito del Dipartimento www.eln.uniroma2.it, verrà conferito l'incarico di insegnamento con delibera del Consiglio di Dipartimento.

ART.6 Trattamento dei dati

Ai sensi del D.Lgs. 679/2016 e successive modificazioni e del vigente Regolamento di Ateneo in materia, i dati personali forniti saranno oggetto di trattamento, da parte dell'Università, ai fini della presente selezione e potranno essere comunicati a terzi per l'adempimento di obblighi previsti da leggi o regolamenti.

ART.7 Norme finali - rinvio

Per quanto non previsto dal presente avviso si rinvia al "Regolamento per il conferimento degli incarichi di insegnamento" citato in premessa, scaricabile dal sito internet di Ateneo all'indirizzo www.uniroma2.it → Statuto e Regolamenti → Regolamenti.



Dipartimento di Ingegneria Elettronica

IL DIRETTORE DEL DIPARTIMENTO

Prof. Gian Carlo Cardarilli



DATA DI PUBBLICAZIONE: 24 febbraio 2022

TERMINE PER LA PRESENTAZIONE DELLE DOMANDE: 3 marzo 2022.